

Appel à candidatures :

Année de campagne :	2026
N° appel à candidatures :	63CACHAN01
Publication :	17/03/2026
Etablissement :	UNIVERSITE PARIS SACLAY
Lieu d'exercice des fonctions :	
Section1 :	63 - Génie électrique, électronique, photonique et systèmes
Composante/UFR :	IUT de CACHAN
Quotité du support :	Temps plein
Date d'ouverture des candidatures :	17/03/2026
Date de clôture des candidatures :	17/04/2026, 16:00 heures (heure de Paris)
Date de dernière mise à jour :	17/03/2026

Contacts et adresses correspondance :

Contact pédagogique et scientifique :	
Contact administratif:	KARINE COMMEAU
N° de téléphone:	--01 41 24 11 28
N° de fax:	--01 41 24 11 28
E-mail:	srh.iut-cachan@universite-paris-saclay.fr
Dossier à déposer sur l'application :	https://www.universite-paris-saclay.fr/luniversite/recrutement

Spécifications générales de cet appel à candidatures :

Profil appel à candidatures :	Génie Électrique et Informatique Industrielle
Job profile :	Electrical Engineering and embedded computing
Champs de recherche EURAXESS :	Other -

EMPLOIS PROPOSES AU RECRUTEMENT
ATTACHES TEMPORAIRE D'ENSEIGNEMENT ET DE RECHERCHE
ANNEE 2026/2027
1 poste

Composante : IUT de Cachan – Université Paris Saclay

Section CNU : 63

Quotité de recrutement : ☒ temps complet ☐ temps partiel

Identification de l'emploi

Date de prise de fonction : 01/09/2026

Profil du poste : Génie Électrique et Informatique Industrielle

Projet de recherche : Laboratoire de l'université relevant de la 63^e section CNU (Biomaps, C2N, Geeps).

Job Profile : Electrical Engineering and embedded computing

Enseignement

Électronique analogique, électronique numérique de base, informatique industrielle, automatisme industriel. La personne recrutée pourra intervenir en TD, TP et dans les différentes Situations d'Apprentissage et d'Évaluation (SAE) du BUT GEII proposées par le département.

Informations complémentaires

Compétences particulières requises :

Une solide compétence en électronique analogique est requise (filtrage, analyse spectrale, modulations analogiques, oscillateurs, convertisseurs DC/DC, capteurs), physique (dynamique, électromagnétisme). Des connaissances des bases de l'électronique numérique et de la programmation de microcontrôleurs seraient également appréciées pour intervenir dans les différents types d'enseignement (notamment SAE).

Enseignement

B.U.T Génie Électrique et Informatique Industrielle, en formation initiale.

Recherche

- Laboratoire d'Imagerie biomédicale multimodale Paris Saclay (BioMaps),
- Centre de Nanosciences et de Nanotechnologies (C2N),
- Laboratoire de Génie Électrique et Électronique de Paris (GeePs)

Modalités de dépôt des candidatures :

1 - Inscription sur GALAXIE ALTAÏR

https://www.galaxie.enseignementsup-recherche.gouv.fr/ensup/cand_recrutement.htm

2 - Enregistrement des candidatures et dépôt des pièces justificatives via le lien suivant

<https://admin-sphinx.universite-paris-saclay.fr/SurveyServer/s/DRH/CampagneATERParisSaclay/questionnaire.htm>

Date limite de candidature fixée au 17 Avril 2026