

Appel à candidatures :

Année de campagne :	2026
N° appel à candidatures :	6361CACH01
Publication :	20/04/2026
Etablissement :	UNIVERSITE PARIS SACLAY
Lieu d'exercice des fonctions :	
Section1 :	63 - Génie électrique, électronique, photonique et systèmes
Section2 :	61 - Génie informatique, automatique et traitement du signal
Quotité du support :	Temps plein
Date d'ouverture des candidatures :	20/04/2026
Date de clôture des candidatures :	20/05/2026, 16:00 heures (heure de Paris)
Date de dernière mise à jour :	17/04/2026

Contacts et adresses correspondance :**Contact pédagogique et scientifique :**

Contact administratif: KARINE COMMEAU

N° de téléphone: --

N° de fax: --

E-mail: karine.commeau@universite-paris-saclay.fr

Dossier à déposer sur l'application : <https://www.universite-paris-saclay.fr/luniversite/recrutement>

Spécifications générales de cet appel à candidatures :**Profil appel à candidatures :**

Job profile : Génie Electrique et Informatique Industrielle

Champs de recherche EURAXESS : Other -

EMPLOIS PROPOSES AU RECRUTEMENT
ATTACHES TEMPORAIRE D'ENSEIGNEMENT ET DE RECHERCHE
ANNEE 2026/2027
1 poste

Composante : IUT de Cachan

Sections CNU : 63-61

Quotité de recrutement : temps complet temps partiel

Identification de l'emploi

Date de prise de fonction : 01/09/2026

Profil du poste : Génie Electrique et Informatique Industrielle

Job Profile (en Anglais - Obligatoire) : Electrical Engineering and Embedded Computing

Enseignement

Electronique analogique, électronique numérique, informatique industrielle, systèmes embarqués, automatismes industriels. La personne recrutée pourra intervenir en TD, TP et dans les différentes Situations d'Apprentissage et d'Evaluation (SAE) du BUT GEII proposées par le département.

Filières de formation concernées :

B.U.T Génie Electrique et Informatique Industrielle, en formation initiale.

Objectifs pédagogiques et besoin d'encadrement :

En fonction du profil de la personne recrutée, des compétences en électronique analogique et/ou numérique sont requises. En électronique analogique les thèmes abordés sont : filtrage, analyse spectrale, modulations analogiques, oscillateurs, convertisseurs DC/DC, capteurs. En électronique numérique les thèmes abordés sont : logique booléenne et séquentielle, automates industriels, programmation des microcontrôleurs avec mise en œuvre de leurs périphériques, synthèse logique, initiation au RTOS.

Informations complémentaires :

Recherche

- Laboratoire d'Imagerie biomédicale multimodale Paris Saclay (BioMaps),
- Centre de Nanosciences et de Nanotechnologies (C2N),
- Laboratoire de Génie Electrique et Electronique de Paris (GeePs),
- Laboratoire des Signaux et Systèmes (L2S),
- Systèmes et Applications des Technologies de l'Information et de l'Energie (SATIE).

CONTACTS

- Enseignement : IUT de Cachan :

Département GEii-1	Jacques-Olivier Klein	jacques-olivier.klein@universite-paris-saclay.fr
--------------------	-----------------------	--

- Recherche :

Biomaps	Jean-Luc GENISSON	jean-luc.genisson@universite-paris-saclay.fr
C2N	Arnaud BOURNEL	arnaud.bournel@universite-paris-saclay.fr
GeePs	Emmanuel ODIC	emmanuel.odic@centralesupelec.fr
L2S	Pascal BONDON	pascal.bondon@l2s.centralesupelec.fr
SATIE	Eric MONMASSON	eric.monmasson@cyu.fr

Modalités de dépôt des candidatures :

1 - Inscription sur GALAXIE ALTAÏR

https://www.galaxie.enseignementsup-recherche.gouv.fr/ensup/cand_recrutement.htm

2 - Enregistrement des candidatures et dépôt des pièces justificatives via le lien suivant

<https://admin-sphinx.universite-paris-saclay.fr/SurveyServer/s/DRH/CampagneATERParisSaclay2emeVague/questionnaire.htm>

Date limite de candidature fixée au 20 Mai 2026